



灵江工控

PCM3-D2550

用户手册



版本

2015 年 3 月

修订：A0-1

版权保护及声明

本手册为深圳灵江计算机技术有限公司的知识产权，内容受版权保护，版权所有。未经认可，不得以机械的，电子的或其它任何方式进行复制。除列明随产品配置的配件外，本手册包含的内容并不代表本公司的承诺，我们很小的编写此手册，但我们对于本手册的内容不保证完全正确，因为我们的产品一直在持续的改良及更新，故我方保留随时做出修改而不予另行通知的权利。对于任何安装、使用不当而导致的直接的、间接、有意或无意的损坏及隐患概不负责。您在订购产品前，请详细了解产品性能是否符合您的需求。

商标

本手册使用的所有商标均属于各自的商标持有者所有：

Intel和Atom是Intel的注册商标

Win7 和Windows XP是Microsoft的注册商标

装箱物品检查

请确认您所购买的主板包装盒是否完整，如果包装有所损坏、或是有任何配件欠缺的情形，请尽快与我们联系。

- 1 块PCM-D2550主板
- 2 组串口转接电缆
- 1 条 SATA 电缆
- 1 条SATA-PWOR电缆

订购信息

型号	描述
PCM3-D2550 (默认标配)	D2550处理器, 1.86G主频, 双通道DDR3内存槽, 板载4×USB, 内接4×USB(5/6/7/8), 1×VGA, 1×GPIO, 1×HDMI, 1×SATA, 2×RS232, 1×LAN, 1×内接PS2, SIM卡槽, AUDIO接口, 1×MSATA, 单18/24位LVDS(15寸以下屏使用), 2×MPCI-E (与USB7-8共用信号不能同时使用只能用其一) 配散热片, COM线, 硬盘线
可选配置	<ol style="list-style-type: none"> 1. 双24位LVDS(15寸以上屏使用), 2. 增加触摸屏功能(4线, 5线, 8线任选一) (触摸功能和SD功能与USB5-6共用信号, 只能选其一) 3. 摇控器及摇控器接收头一套, 4. 薄膜轻触开关

欲知更多信息欢迎访问：<http://www.ling-jiang.com>

订货联系销售部： 陈小刚 13528839907

技术服务电话：0755-23448870-8016



1. 产品介绍	5
1.1 简介	5
1.2 环境与机械尺寸	7
2. 主板构造图	8
2.1 功能接口标识描述	8
3. 主板安装	9
3.1 安全指导	9
3.2 系统内存的安装	10
3.3 跳线设置	11
4. 板载接头和接口	12
5. 主板控制按钮、状态指示	21
6. GPIO 定义/编程指引	23
7. Watchdog 看门狗编程指引	25
8. BIOS 设置	26

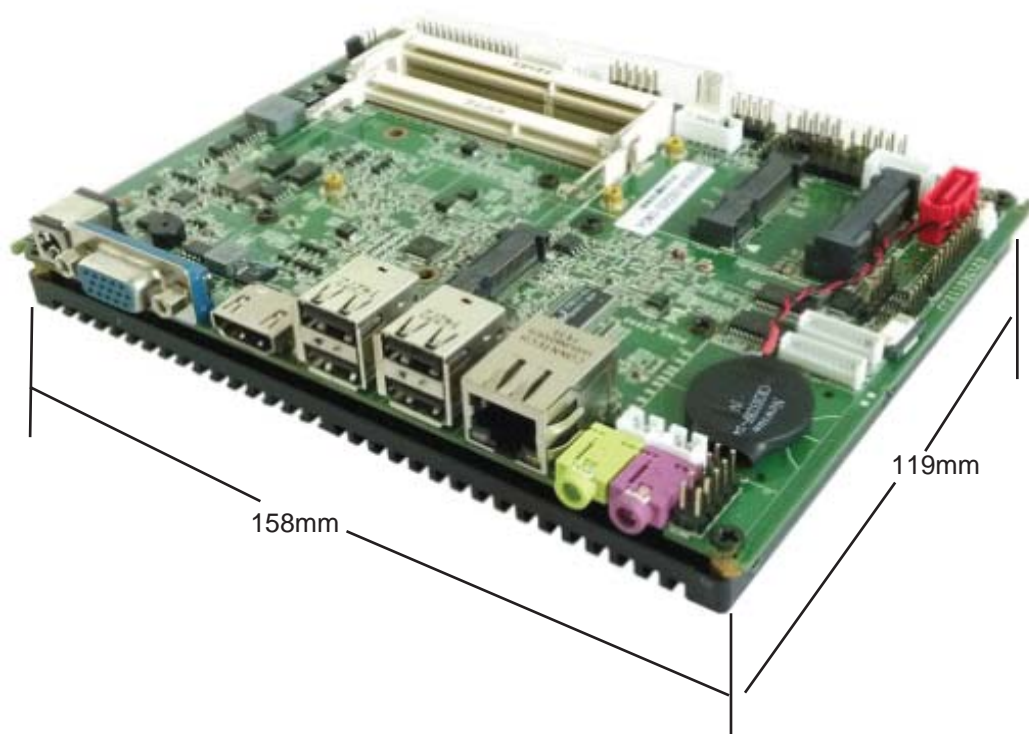
1. 产品介绍

1.1 简介

PCM3-D2550主板是款采用板载Intel Atom D2550基于NM10芯片集设计的高性能、高可靠工业主板，主要特点如下：

- ❖ 提供板载D2550处理器。
- ❖ 提供2条SODIMM DDR3内存插槽，主板内存最大容量可扩充到8GB
- ❖ 内建图形加速控制器，采用GMA3600分配显存（最大达256MB），支持CRT、HDMI、LVDS同屏/分屏显示输出。
- ❖ 支持2个标准COM RS232排座，1组4进4出8Bit GPIO。
8个USB 2.0，
(注：2×MPCIE与USB7-8共用信号不能同时使用只能用其一。
触摸功能和SD与USB5-6共用信号，只能选其一)。
- ❖ 一个10M\100M\1000Mbps网络接口，支持网络引导启动、网络唤醒。
- ❖ 一组专用MIC输入\音频输出接口，2组功放喇叭插座、1组PS2鼠标\键盘排座。
- ❖ 2个M_PCIE扩展槽带SIM卡座。
- ❖ 1组SATA, 1个MSATA扩展槽，1个SD卡槽。
- ❖ 支持来电开机、红外线遥控(开机/音量/LVDS亮度)。
- ❖ 支持4线/5线/8线电阻触摸屏(AMT技术)。

可应用于多媒体查询、一体机、军事、仪器仪表、智能产品、工业现场等各种嵌入式领域。





处理器（CPU）

板载 Intel Atom D2550 双核4线程 1.86GHz主频

芯片组（Chipset）

Intel D2550+NM10芯片组。

内存（DIMM）

提供 2条 SODIMM DDR3 内存扩展槽，主板内存最大容量可扩充到8GB。

显示功能

GMA3650显示芯片，显存最高达256 MHz

VGA+HDMI高清显示

单/双通道LVDS(18 bit/24 bit)显示输出。

存储功能

1个SATAII，1个MSATA扩展槽，1个SD卡

网络功能（LAN）

1个1000Mbps以太网控制器（RTL8111E）

支持网络引导启动、WOL功能

音频功能（AUDIO）

板载ALC 662 芯片 MIC_in、Line_out、Line_in

功放2*2W

USB功能

8个USB 2.0高速接口，支持480Mb/s传输率

（注：2×MPCIE与USB7-8共用信号不能同时使用只能用其一。

触摸功能和SD与USB5-6共用信号，只能选其一）。

I/O功能

2个标准RS-232串口

1个PS2键盘和鼠标接口

8位GPIO插针

2组功放插座

1组AUDIO排座

触摸屏接口：支持8线/5线/4线电阻屏

3. 主板安装

3.1 安全指导

- 1) 请仔细阅读本安全指导，并留意设备及手册上注明的所有注意事项和告事项
- 2) 请妥善保管使用手册以备将来参考
- 3) 请保持本设备的干燥使其远离潮湿环境
- 4) 在将本设备与电源连接前请确认电源电压值并正确地针对7V ~ 30V电压做出调整
- 5) 请将电源线置于不会被践踏到的地方并且不要在电源线上堆置任何物件设备要有良好的接电线，避免静电损坏，进行安装前，请先断开电源，否则会损坏主板
- 6) 为了避免主板上的元件受到静电的损坏，绝不要把主板直接放到地毯等类似的地方，也要记住在接触主板前使用一个静电手腕带或接触金属通过边缘拿住整块主板安装，切勿接触芯片
- 7) 插拔任何扩展卡或内存模块前请将DC电源断开。
- 8) 不得将任何液体自开口处注入否则会产生严重损坏甚至导致电击
- 9) 如果发生以下情况请找技术服务人员处理：
 - ◇ 电源线 或插头损坏
 - ◇ 液体渗入设备内
 - ◇ 设备暴露在潮湿的环境中
 - ◇ 设备工作不正常或用户不能按照使用手册的指导使其正常工作
 - ◇ 设备跌落或受创，有明显的破损迹象



注意：如果BIOS电池换置不当会产生爆炸的危险请务必使用同一型号或者相当类型的且为制造商推荐的电池。

3.2 系统内存的安装

主板提供2条 SO-DIMM 的 DDR3 内存插槽，选择安装内存条时，要注意以下几点：

- 安装时，先对准DDR3 SDRAM 存储条与 SO-DIMM 插槽的缺口，用力插到位，再将 DDR3 SDRAM条向下并扣入 SO-DIMM 插槽，使 SO-DIMM 插槽两侧的手柄扣紧并锁住DDR3 SDRAM存储条
- 支持符合1600MHz 规范的DDR3 SO-DIMM内存条

3.3 跳线设置

插图所示 JBATE跳线方法。将跳线帽放置在针脚上时为“短接”；当针脚上未放置跳线帽时，此为“开路”。



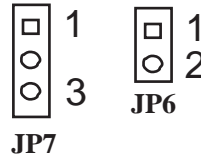
插针 (JBATE)	CMOS 状态设定
瞬间短接	清除CMOS
开路	正常状态 (默认设置)

(见第 8 页如图)



注意：清除 CMOS (瞬间短接JBATE位接针) 允许您清除 COMS 里的资料，重置系统参数到默认设置。在 COMS 里的资料包括系统设置资讯，例如系统密码，日期，时间及系统设置参数。您在执行此功能操作前，请先关闭电脑并拔掉电源线，等待十五秒钟之后，用跳线帽瞬间短接 JBATE 位接针。

插针 (JP7)	LCD 屏的工作电压设定
1-2 短接	5 V(默认设置)
2-3 短接	3.3 V
JP6短接	12V



(见第 8 页)



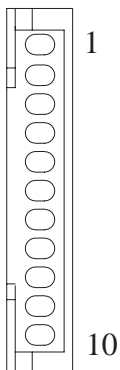
注意：在使用 LCD 屏前，请先了解其要求的工作电压，再通过改变 JP6/7插针的跳线帽状态来选择 LCD 屏的工作电压，以确保 LCD 屏稳定工作。

4. 板载接头和接口



板载接头和接口不是跳线，切勿将跳线帽放置在这些接头和接口上，将跳线帽放置接头和接口上将会导致主板的永久性损坏！

串口插针定义
(10 针 COM1 ~ 2)

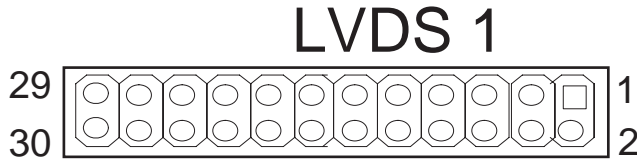


管脚	信号名称
	COM1-2
	RS-232
1	DCD
2	DSR
3	RXD
4	RTS
5	TXD
6	CTS
7	DTR
8	RI
9	GND
10	VCC

主板提供 2 个可用的 RS232 标准串口，用户需要通过 (10 芯转 9 芯) 专用转接电缆用来连接具有 RS-232 标准接口的设备。

LVDS 显示输出接口 (30 针 LVDS1)

下面给出了单/双通道 LVDS(18-bit/24-bit)接口定义:

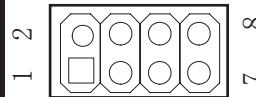


管脚	信号名称	管脚	信号名称
1	VCC	2	VCC
3	VCC	4	GND
5	GND	6	GND
7	A_0-	8	A_0+
9	A_1-	10	A_1+
11	A_2-	12	A_2+
13	GND	14	GND
15	A_CLK-	16	A_CLK+
17	A_3-	18	A_3+
19	B_0-	20	B_0+
21	B_1-	22	B_1+
23	B_2-	24	B_2+
25	GND	26	GND
27	B_CLK-	28	B_CLK+
29	B_3-	30	B_3+

双24Bit LVDS分辨率选项

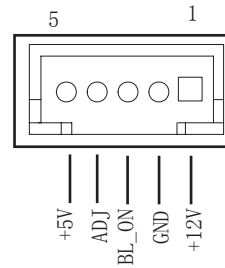
(JP10 2.0间距排针)

Pin	Signal	Pin	Signal
1	JPIO0	2	GND
3	JPIO1	4	GND
5	JPIO2	6	GND
7	JPIO3	8	GND



GPIO [3:0]	HA (Pixel)	VA (line)	RR (Hz)	PC (MHz)	CD (bit)	Port	HB (Pixel)	HSO (Pixel)	HSPW (Pixel)	VB (line)	VSO (line)	VSPW (line)
0000	800	600	60	38.25	6	Single	224	32	80	24	3	4
0001	1024	768	60	56.00	6	Single	160	48	32	22	3	4
0010	1024	768	60	56.00	8	Single	160	48	32	22	3	4
0011	1280	768	60	68.25	6	Single	160	48	32	22	3	7
0100	1280	800	60	71.00	6	Single	160	48	32	23	3	6
0101	1280	960	60	85.25	6	Single	160	48	32	28	3	4
0110	1280	1024	60	91.00	8	Dual	160	48	32	30	3	7
0111	1366	768	60	72.75	6	Single	160	48	32	23	3	10
1000	1366	768	60	72.25	8	Single	160	48	32	23	3	10
1001	1440	900	60	106.50	8	Dual	464	80	152	34	3	6
1010	1400	1050	60	101.00	8	Dual	160	48	32	30	3	4
1011	1600	900	60	118.25	8	Dual	512	88	168	26	4	8
1100	1680	1050	60	119.00	8	Dual	160	48	32	30	3	6
1101	1600	1200	60	130.25	8	Dual	160	48	32	35	3	4
1110	1920	1080	60	138.50	8	Dual	160	48	32	31	3	5
1111	1920	1200	60	154.00	8	Dual	160	48	32	35	3	6

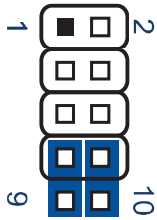
LCD 背光接口 (INVERTER)



用户可根据需要选择使用此接口，用来连接 LCD 背光设备。

AUDIO(音频)插座

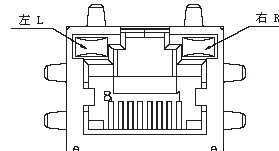
(2*5 针 音频接针 AUDIO1)



Jumper	Setting	Status
	1	LIN_R
	2	MIC1_JD
	3	LIN_L
	4	MIC_L
	5	MIC_R
	7	FRONT_JD
	8	LOUT_L
	9	LOUT_R
	6-10	GND

网络接口

(标准的 RJ-45 网络输入接口 LAN1)



主板提供一个标准的 10/100/1000Mbps RJ-45 以太网接口，用户可直接插上网络电缆便可使用。

RJ-45 以太网接口两侧有两盏状态指示灯：当右灯常亮时表示以太网处于链接状态；当左灯闪烁时表示网络处于活动状态。

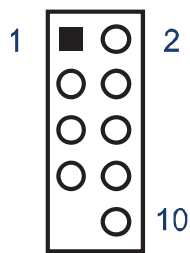
USB2.0 标准接口

(标准的 USB Ver2.0 接口 USB0~1)

主板提供4个 USB Ver2.0 标准接口, 用户可直接连接标准的 USB 设备使用。

USB 2.0 针座

(9 针F_USB2 F_USB3)



Pin	Signal Name	Pin	Signal Name
1	+5V	2	+5V
3	USB5-	4	USB6-
5	USB5+	6	USB6+
7	GND	8	GND
10	NC		

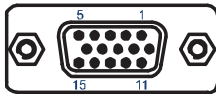
主板还提供两组可用的 USB 2.0 接针。如果后背板上的 USB 2.0 接口不够用, 使用这个 USB 2.0 接针可以通过 USB 专用转接电缆用来支持 4 个额外的 USB



- 注! 1、选用SD卡, 触摸屏控制功能时, F_USB2不能使用。
2、选用MPCIE、MPCIE1两个设备时, F_USB3不能使用。

显示输出 (VGA) 接口

(标准的 DB15 显示输出接口 VGA1)



Signal Name	Pin	Pin	Signal Name
Red	1	2	GREE
Blue	3	4	NC
GND	5	6	GND
GND	7	8	GND
5V	9	10	NC
NC	11	12	SDA
HSYNC	13	14	VSYNC
SCL			

主板提供一个标准的 DB15 显示接口, 用户可直接连接显示设备使用。

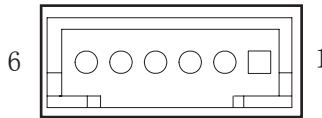
内接PS2

(6 针 KB1)

主板提供一个6 Pin白色边框的内接PS2接口 (KB/MS2)，可通过连接电缆连接使用。

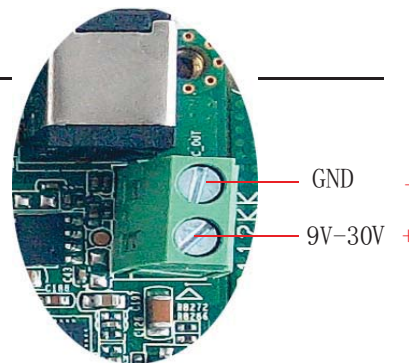
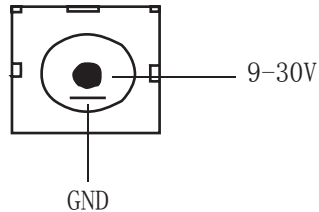
下面给出了 KB/MS2 插座定义：

管脚	信号名称
1	Keyboard data
2	GND
3	Mouse data
4	Keyboard clock
5	5V
6	Mouse clock



电源插座

a. DC电源插座 (DC)

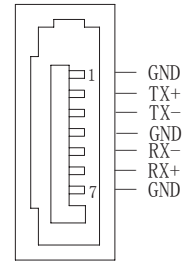


注意： 在连接电源前，请先确认DC定义是否正确，否则有可能损坏主板和电源。

- 1). 当供电电压大于12V时，主板整个电路供电将变成同供电电压一样
此时有可能会烧硬盘(SATA硬盘) 或者LCD屏
此时注意硬盘用MSATA硬盘，屏用LED屏
- 2). 如果非用2.5寸SATA硬盘不可，此时需剪掉12V电线
(3.5寸的硬盘不能使用)
- 3). 硬盘，屏的供电也可以不通过主板供电，外另加9V-12V供电即可

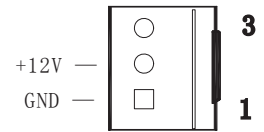
SATA 插座 (SATA1、2)

主板提供 2 个标准的 7Pin SATA II 接口, 可使用标准 7 芯 SATA 转接电缆连接具有 SATA 接口的存储设备, (SATA3 为可选择使用端口)
SATA 接口定义:

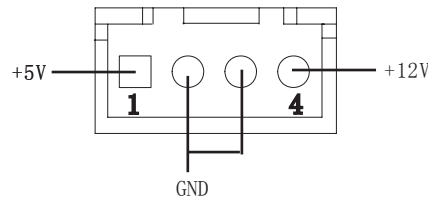


风扇接头 (FAN1)

用于连接 CPU、SYSTEM 风扇让黑线与地的接针脚相接。主板上的风扇接头同时也可兼容原来标准的 3 针风扇。



SATA电源座 (sataPow)

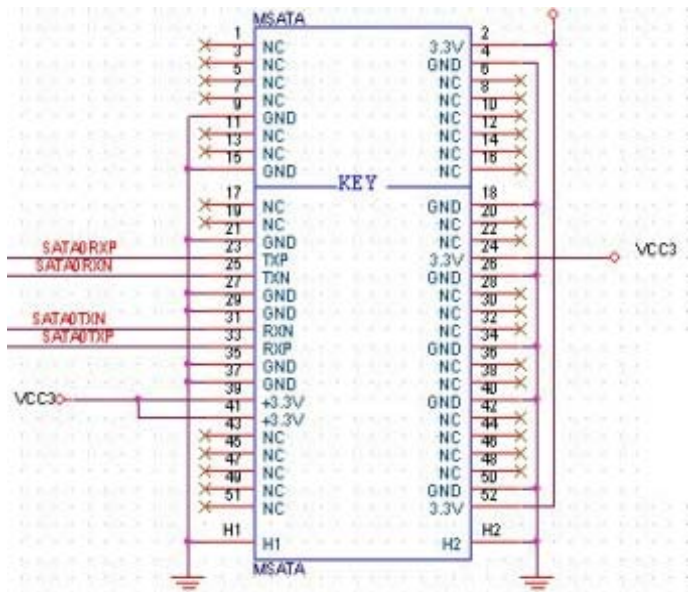
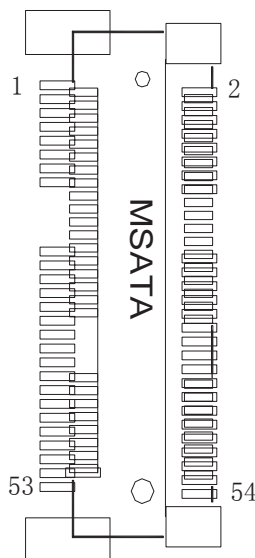


需要采用专用的转接电缆连接 sataPow 硬盘使用

MSATA 插座

主板提供 1 个标准的 MSATA 接口, 可使用标准 MSATA 存储设备

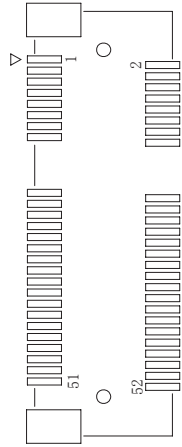
MSATA接口定义:



MPCIE插座

主板提供 2 个标准的 MPCIE 接口用来安装符合规范要求MPCI-EX1 总线设备,

下面给出了插槽的引脚定义:



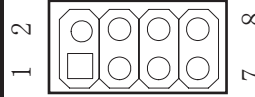
管脚	信号名称	管脚	信号名称
1	Wake#	2	+3.3V
3	NC	4	GND
5	NC	6	+1.5V
7	CLKREQ	8	NC
9	GND	10	NC
11	CLK-	12	NC
13	CLK+	14	NC
15	GND	16	NC
17	NC	18	GND
19	NC	20	NC
21	GND	22	PERST#
23	PER_NO	24	3.3VSB
25	PER_PO	26	GND
27	GND	28	+1.5V
29	GND	30	SMB_CLK
31	PET_NO	32	SMB_DATA
33	PET_PO	34	GND
35	GND	36	USB-
37	GND	38	USB+
39	NC	40	GND
41	NC	42	NC
43	GND	44	NC
45	NC	46	NC
47	NC	48	+1.5V
49	NC	50	GND
51	NC	52	+3.3V

5. 主板控制按钮、状态指示

系统前面板插针

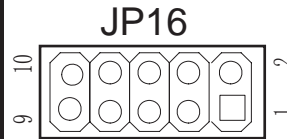
(FP1 2*4 针)

Pin	Signal	Pin	Signal
1	HDD LED+	2	PWR LED+
3	HDD LED-	4	PWR LED-
5	RST+	6	POWR+
7	RST-	8	POWR-



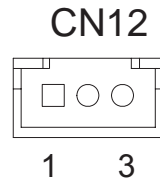
功能按键插针 (JP16)

Pin	Signal	Pin	Signal
1	GND	2	NC
3	PWR LED+	4	GND
5	HDD LED+	6	POWR+
7	HDD LED-	8	LVDS 亮度+
9	按键状态指示灯	10	LVDS亮度-



红外插座 (CN12)

Pin	Signal	Pin	Signal
1	IR_IN	2	GND
3	IR_POWER		





8线触摸屏控制排针 (CON5 排针)

Pin	Signal	Pin	Signal
1	Y-	2	SENSE
3	Y+	4	Y+
5	X-	6	X-
7	X+	8	X+
8	GND		



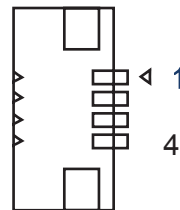
5线触摸屏控制排针 (CON6 排针)

Pin	Signal	Pin	Signal
1	Y+	2	X+
3	SENSE	4	Y-
5	X-		



4线触摸屏控制排针 (CON3 排针)

Pin	Signal	Pin	Signal
1	Y-	2	X-
3	Y+	4	X+

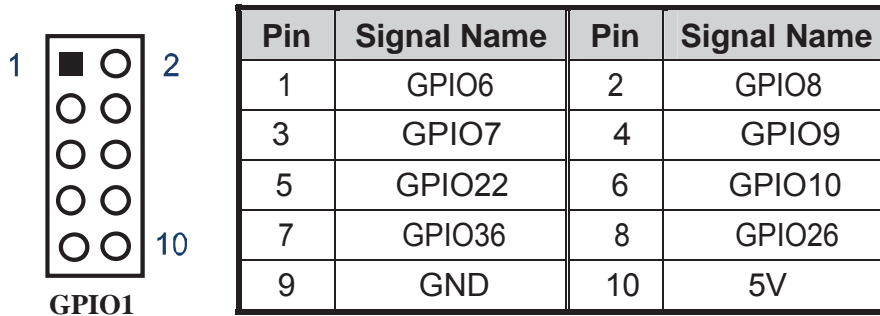




6、GPIO 接针

(10针GPIO)

主板提供1个10接针8位GPIO，用户可以通过专用转接电缆引出使用
接针定义如下：



GPIO 编程

```
#include <stdio.h>
#include <io.h>
#include <conio.h>
#include <dos.h>
typedef signed char INT8;
typedef unsigned char UINT8;
typedef short INT16;
typedef unsigned short UINT16;
typedef int INT32;
typedef unsigned long UINT32;
typedef unsigned char CHAR8;
typedef unsigned short CHAR16;

#define GPIO06 0x00 // 0x00== GPO Low, 0x01== GPO High, 0x02== GPI
#define GPIO07 0x00
#define GPIO08 0x00
#define GPIO09 0x00
//以上四个设为GPO 输出Low

#define GPIO10 0x02
#define GPIO22 0x02
#define GPIO26 0x02
#define GPIO36 0x02
//以上四个设为GPI
#define GPIO_BASE_ADDRESS 0x500
main()
{
    UINT8 Value=0;
    UINT8 IsGPIO=0;
    UINT8 InpOutpValue=0;
    UINT8 OutpValue=0;
```



```
IsGPIO = 0;
InpOutputValue =0;
OutputValue =0;
switch(GPIO06)
{
    case 0:
        IsGPIO |=0x40;
    break;
    case 1:
        IsGPIO |=0x40;
        OutputValue |= 0x40;
    break;
    case 2:
        IsGPIO |=0x40;
        InpOutputValue ^= 0x40;
}
switch(GPIO07)
{
    case 0:
        IsGPIO |=0x80;
    break;
    case 1:
        IsGPIO |=0x80;
        OutputValue |= 0x80;
    break;
    case 2:
        IsGPIO |=0x80;
        InpOutputValue ^= 0x80;
}
//below setting GPIO6,7
Value = inp(GPIO_BASE_ADDRESS);
Value&=0x3F;

Value|=IsGPIO;
outp(GPIO_BASE_ADDRESS, Value);
Value = inp(GPIO_BASE_ADDRESS+4);
Value&=0x3F;
Value|=InpOutputValue;
outp(GPIO_BASE_ADDRESS+4, Value);
Value = inp(GPIO_BASE_ADDRESS+0x0C);
Value&=0x3F;

Value|=OutputValue;
outp(GPIO_BASE_ADDRESS+0x0C, Value);

IsGPIO = 0;
InpOutputValue =0;
OutputValue =0;
switch(GPIO08)
{
```



```
    case 0:
        IsGPIO |=0x01;
    break;
    case 1:
        IsGPIO |=0x01;
        OutpValue |= 0x01;
    break;
    case 2:
        IsGPIO |=0x01;
        InpOutpValue ^= 0x01;
}
switch(GPI009)
{
    case 0:
        IsGPIO |=0x02;
    break;
    case 1:
        IsGPIO |=0x02;
        OutpValue |= 0x02;
    break;
    case 2:
        IsGPIO |=0x02;
        InpOutpValue ^= 0x02;
}
switch(GPI010)
{
    case 0:
        IsGPIO |=0x04;
    break;
    case 1:
        IsGPIO |=0x04;
        OutpValue |= 0x04;
    break;
    case 2:
        IsGPIO |=0x04;
        InpOutpValue ^= 0x04;
}
}
}
//below setting GPIO08, 09, 10
Value = inp(GPIO_BASE_ADDRESS+1);
Value&=0xF8;

Value|=IsGPIO;
outp(GPIO_BASE_ADDRESS+1, Value);
Value = inp(GPIO_BASE_ADDRESS+5);
Value&=0xF8;
Value|=InpOutpValue;
outp(GPIO_BASE_ADDRESS+5, Value);
Value = inp(GPIO_BASE_ADDRESS+0x0D);
Value&=0xF8;
Value|=OutpValue;
outp(GPIO_BASE_ADDRESS+0x0D, Value);
```



```
IsGPIO = 0;
InpOutpValue =0;
OutpValue =0;
switch(GPIO22)
{
    case 0:
        IsGPIO |=0x40;
break;
    case 1:
        IsGPIO |=0x40;
        OutpValue |= 0x40;
break;
    case 2:
        IsGPIO |=0x40;
        InpOutpValue ^= 0x40;

}
//below setting GPIO22
Value = inp(GPIO_BASE_ADDRESS+2);
Value&=0xBF;

Value|=IsGPIO;
outp(GPIO_BASE_ADDRESS+2, Value);
Value = inp(GPIO_BASE_ADDRESS+6);
Value&=0xBF;
Value|=InpOutpValue;
outp(GPIO_BASE_ADDRESS+6, Value);
Value = inp(GPIO_BASE_ADDRESS+0x0E);
Value&=0xBF;
Value|=OutpValue;
outp(GPIO_BASE_ADDRESS+0x0E, Value);
IsGPIO = 0;
InpOutpValue =0;
OutpValue =0;
switch(GPIO26)
{
    case 0:
        IsGPIO |=0x04;
break;
    case 1:
        IsGPIO |=0x04;
        OutpValue |= 0x04;
break;
    case 2:
        IsGPIO |=0x04;
        InpOutpValue ^= 0x04;

}
//below setting GPIO26
Value = inp(GPIO_BASE_ADDRESS+3);
Value&=0xFB;
```



```
Value|=IsGPIO;
outp(GPIO_BASE_ADDRESS+3, Value);
Value = inp(GPIO_BASE_ADDRESS+7);
Value&=0xFB;
Value|=InpOutpValue;
outp(GPIO_BASE_ADDRESS+7, Value);
Value = inp(GPIO_BASE_ADDRESS+0x0F);
Value&=0xFB;
Value|=OutpValue;
outp(GPIO_BASE_ADDRESS+0x0F, Value);
IsGPIO = 0;
InpOutpValue =0;
OutpValue =0;
switch(GPIO36)
{
    case 0:
        IsGPIO |=0x10;
break;
    case 1:
        IsGPIO |=0x10;
        OutpValue |= 0x10;
break;
    case 2:
        IsGPIO |=0x10;
        InpOutpValue ^= 0x10;
}
//below setting GPIO36
Value = inp(GPIO_BASE_ADDRESS+0x30);
Value&=0xEF;
Value|=IsGPIO;
outp(GPIO_BASE_ADDRESS+0x30, Value);
Value = inp(GPIO_BASE_ADDRESS+0x34);
Value&=0xEF;
Value|=InpOutpValue;
outp(GPIO_BASE_ADDRESS+0x34, Value);
Value = inp(GPIO_BASE_ADDRESS+0x38);
Value&=0xEF;
Value|=OutpValue;
outp(GPIO_BASE_ADDRESS+0x38, Value);

return(0);

}
```



7、Watchdog (看门狗编程地址)

```
#include <dos.h>
#include <bios.h>
#include <stdio.h>
#include <conio.h>
#include <stdlib.h>
#include <string.h>
#include <process.h>
#include <direct.h>
void main( void )
{

    char Value=0;
    outp(0x2e, 0x87); //
    outp(0x2e, 0x01); //
    outp(0x2e, 0x55); // Entry SuperIO
    outp(0x2e, 0x55); //

    outp(0x2e, 0x07);
    outp(0x2F, 0x07);

    outp(0x2e, 0x72);
    Value=inp(0x2F);

    outp(0x2e, 0x72);
    outp(0x2F, Value&0xbf); //Disable Watchdog

    outp(0x2e, 0x71);
    Value=inp(0x4F);

    outp(0x2e, 0x71);
    outp(0x2F, Value&0xFE); //Clear Status

    // outp(0x2e, 0x73);
    // Value=inp(0x2F);
    Value=10; //Setting 10秒后重启
    outp(0x2e, 0x73);
    outp(0x2F, Value); //reload timer

    outp(0x2e, 0x72);
    Value=inp(0x2F);

    outp(0x2e, 0x72);
    outp(0x2F, Value|0xC0); //Enable Watchdog Bit7 Select Sec/Min, Bit 6为Enable

    outp(0x2e, 0x02);
    outp(0x2e, 0x02); // Exit SuperIO

}
```



常用功能设置

通电开机后按住键盘Delete键进入BIOS，
用键盘上的“←↑↓→”四个光标选择到Chipset项目，
看到“Intel IGD Configuration”时进入此项中：

■ 双屏显示：

在“IGFX -BOOT TYPE 项里面可多显设置

- 1). VBIOS Defautit 自动识别输出
- 2). CRT 单显VGA显示器输出
- 3). LFP 单显LVDS显示输出
- 4). CRT+LFP 双显VGA+LVDS显示输出
- 5). CRT+EFP 双显VGA+HDMI显示输出
- 6). LFP+EFP 双显LVDS+HDMI显示输出

保存退出即可

■ 分辨率设置：

在“LCD Panel TYPE”项中可设置分辨率

- 1). VBIOS Defautit 自动识别输出
- 2). VBIOS Defautit (此项中可有多种分辨率可设置)

保存退出即可

■ 硬盘优先启动：

通电开机后按住键盘Delete键进入BIOS，
用键上的“←↑↓→”四个光标选择到BOOT项目中，
找到“Boot Option #1”可以看到第一启动驱动器，
设置第一启动在“Hard Drive BBS Priorities”项目中。

■ 来电开机功能：

通电开机后按住键盘Delete键进入BIOS，
用键上的“←↑↓→”四个光标选择到Advanced项目中，
进入“Super IO configuration”项里，Restore AC Power Loas：

- 1). Power OFF 来电机关闭
- 2). Power ON 来电开机启用
- 3). Last State 保持掉电前的状态

保存退出即可

BIOS设置

本部分描述 BIOS 设置，正确的 BIOS 各项参数可使系统稳定可靠的工作，同时也能提升系统的整体性能，不恰当的甚至错误的 BIOS 参数设置则会使系统工作性能降低，使系统工作不稳定甚至无法正常工作。

当主板接通电源，正常开机后可看见进入 BIOS 设置程序提示的信息，此时按下提示信息所指定的按键（此主板默认为<Delete>键）即可进入 BIOS 设置界面。

CMOS 中 BIOS 设置参数被破坏时系统也会要求进入 BIOS 设置程序，通过 BIOS 修改的所有设置的值也都保存在系统的 CMOS 存储器中，该 CMOS 存储器由电池供电，即使切断外部电源参数也不会丢失，除非执行清除 CMOS 参数的操作。

您进入了 AMI BIOS 设定程序，屏幕上会显示出主菜单，主菜单共提供了 6 项设定功能选项。用户通过方向键选择功能选项，按<Enter>键进入子菜单。

《↑》向前移一项；《↓》>向下移一项；《←》向左移一项；

《→》向右移一项；《Enter》确定选择此选项；

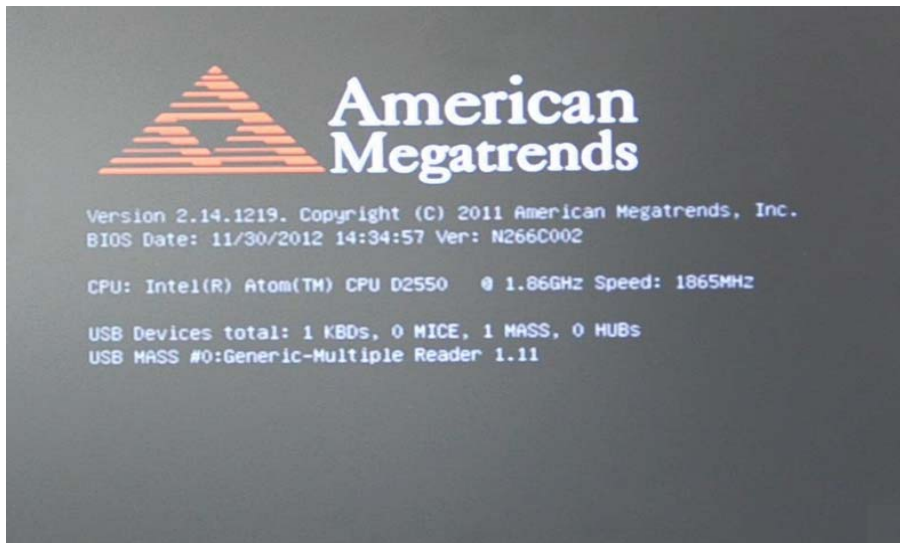
《Esc》跳到退出菜单或者从子菜单回到主菜单；

《F1》帮助，仅在状态显示菜单和选择设定菜单有效；

《F2》放弃设置但是不退出 BIOS；

《F3》载入故障安全缺省值；

《F4》保存并退出；



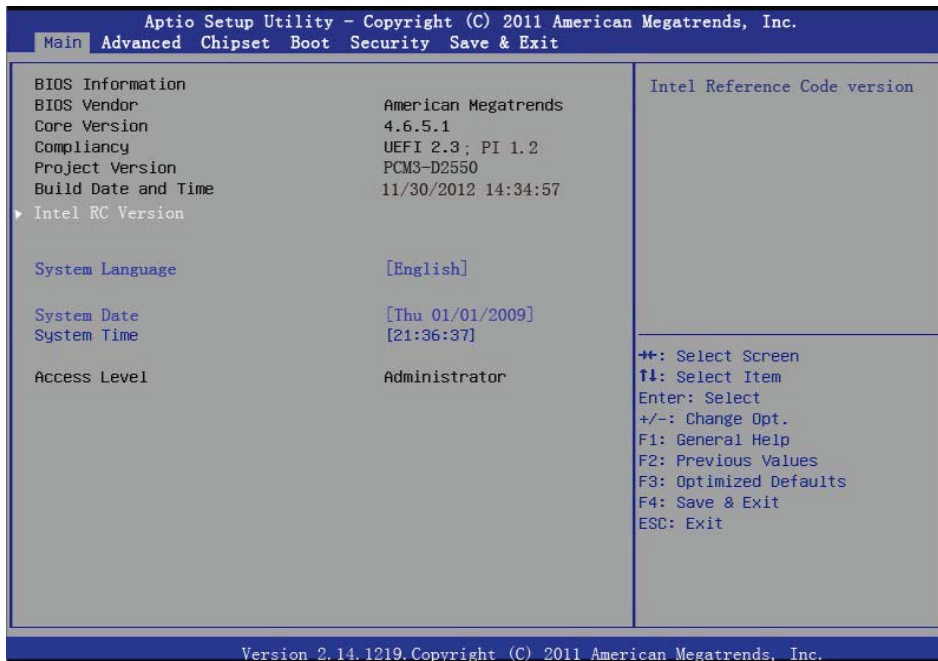
设置方法：使用方向键移动白色高亮光标至设定处，按《Enter》进入设定菜单。



注意：因 BIOS 程序会不时地更新，以下 BIOS 设置界面和描述仅供参考。



Main(BIOS主界面)



■ system language

系统语言

■ system Date/Time

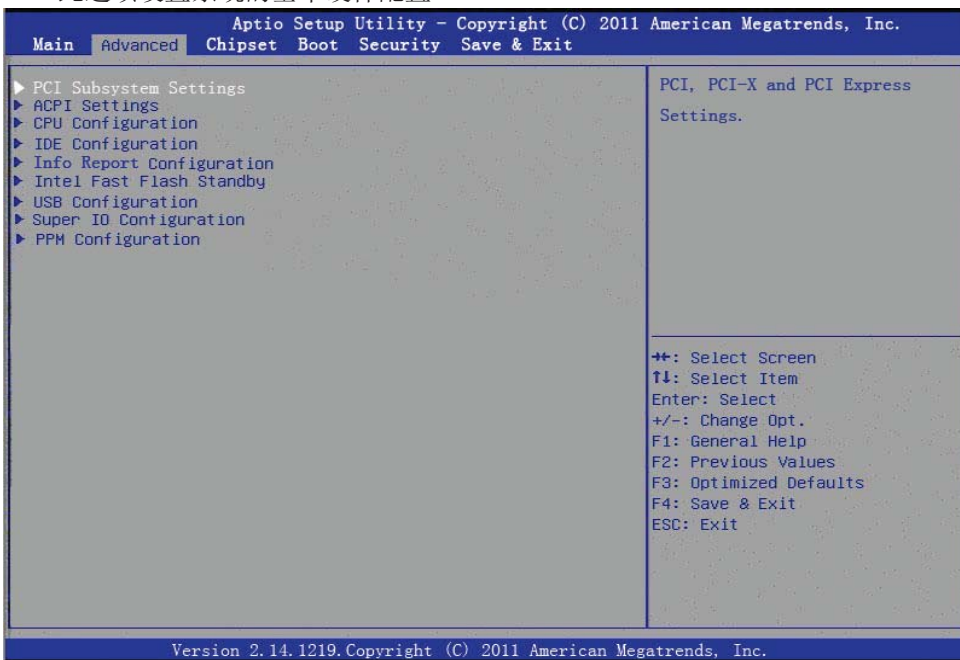
设置系统日期/时间

■ Access Level

系统管理员权限

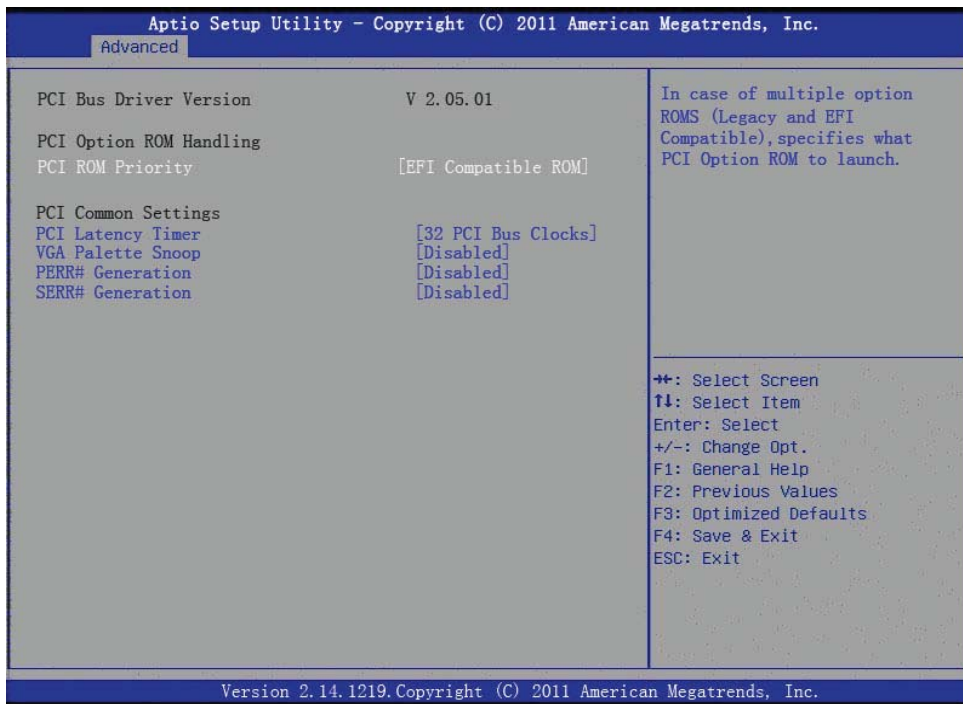
Advanced(高级BIOS设置选项)

此选项设置系统的基本硬件配置

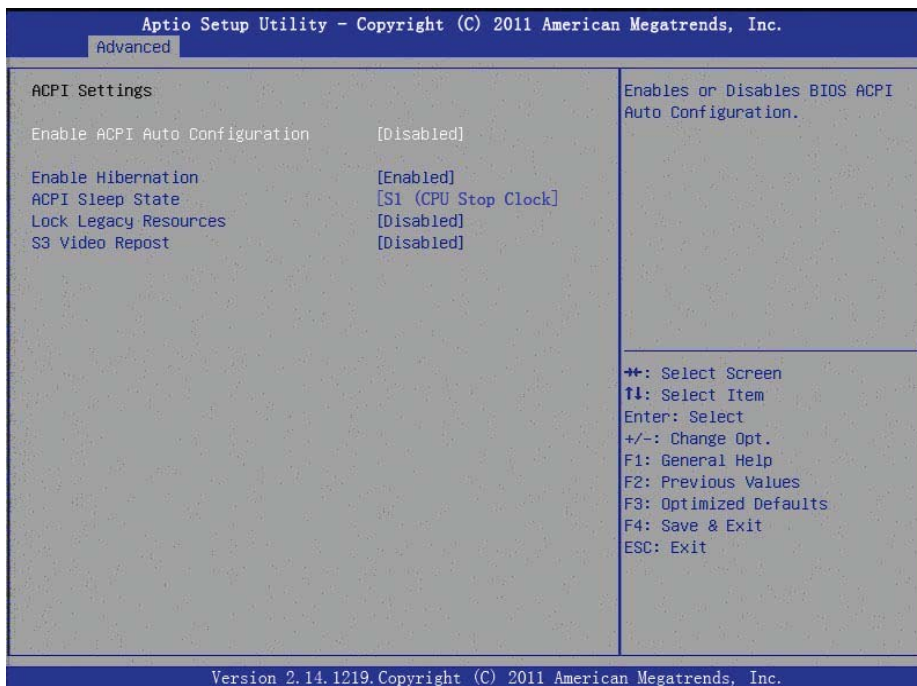




PCI subsystem settings(PCI选项设置)



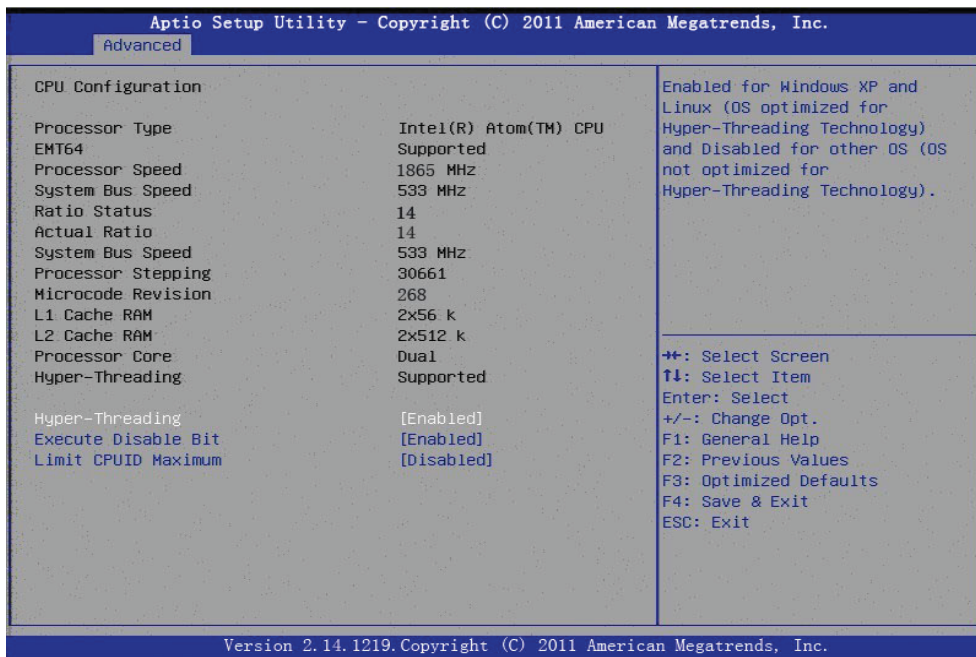
ACPI Settings(电源管理)



- **Enable ACPI Auto Configuration**
这个选项允许用户启用或禁用电源管理
- **Enable Hibernation**
这个选项允许用户启用或禁用休眠。
- **ACPI Sleep State**
这个选项允许用户设置ACPI睡眠状态。
- **Lock Legacy Resources**
这个选项允许用户锁定设备资源遗产。
- **S1 Video Report**
这个选项允许用户启用或禁用S3 VBIOS。

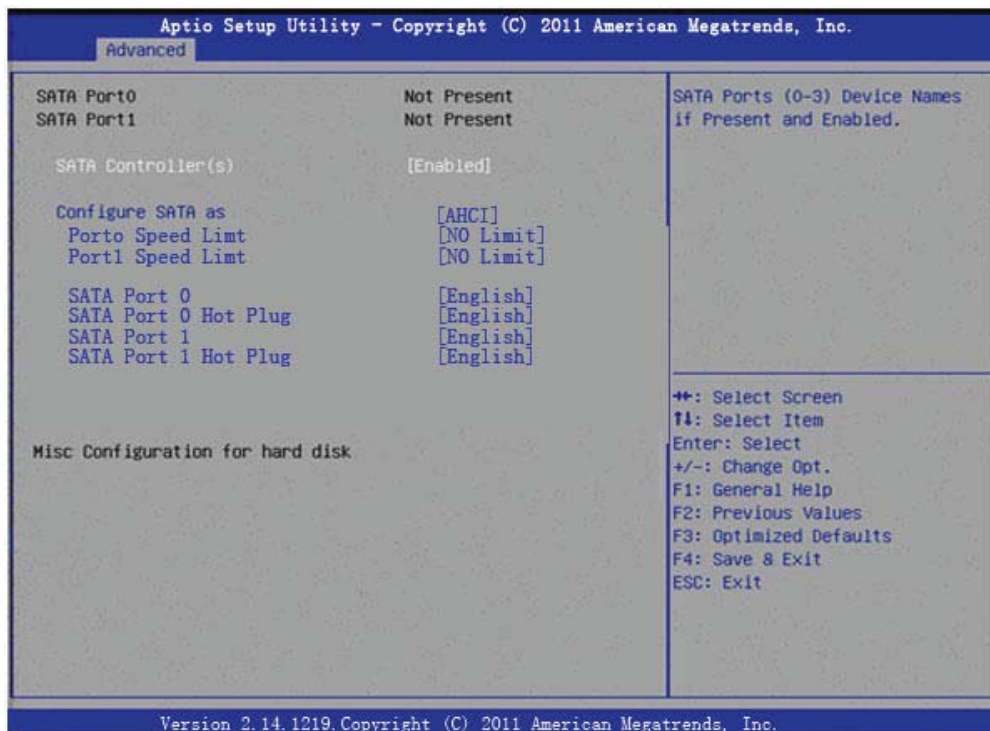


CPU Settings(CPU配置)



- **Hyper Threading Technology**
这个选项允许用户启用或禁用英特尔超线程技术。
- **Execute Disable Bit**
这个选项允许用户启用或禁用保护。
- **Limit CPUID Maximum**
这个选项允许用户限制CPUID最大值。

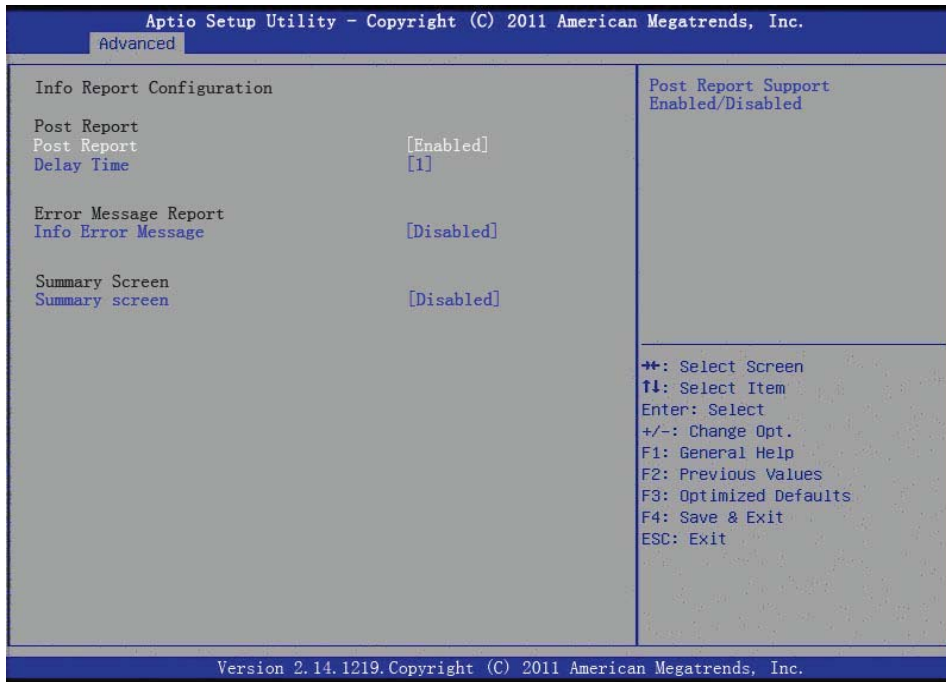
IDE Configuration (SATA配置)



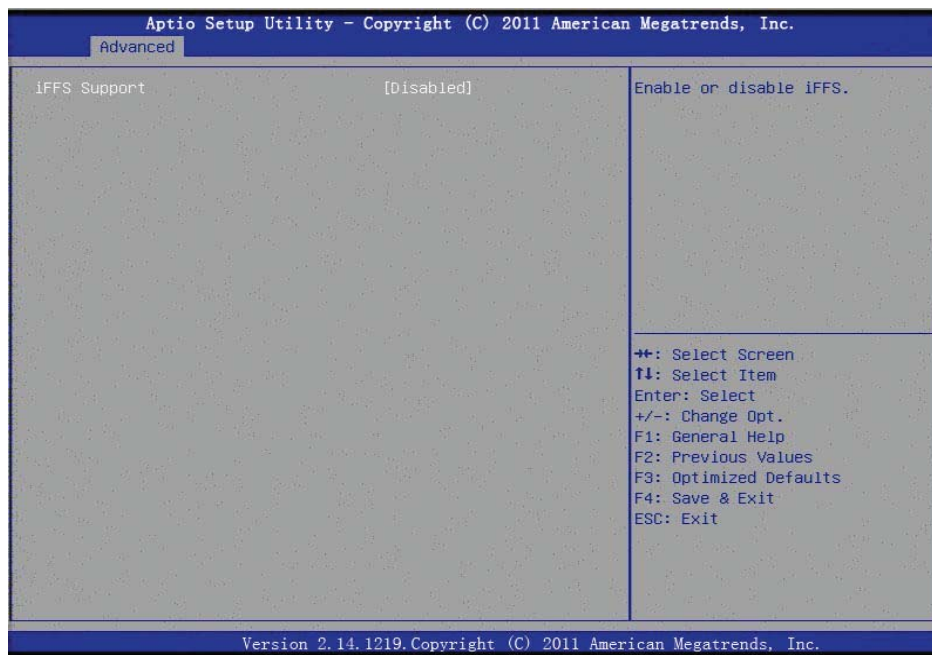
- **SATA Controller(s)**
这个选项允许用户启用或禁用SATA控制器。
- **Configure SATA as**



Info Report Configuration



Intel Fast Flash Standby

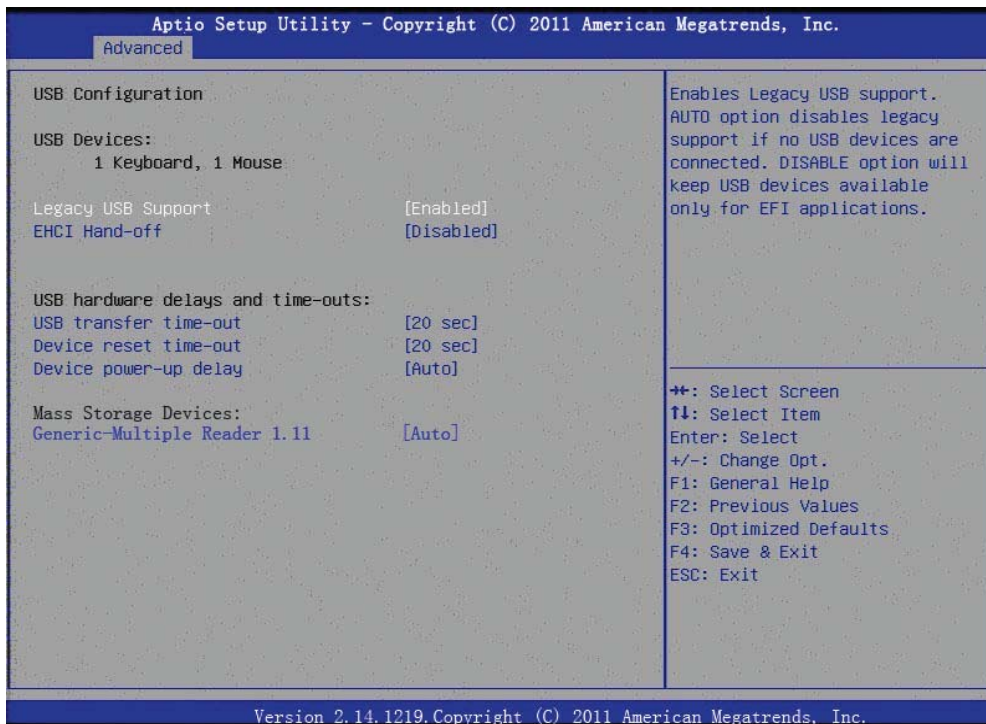


■ IFFS Support

这个选项允许用户启用或禁用iFFS。



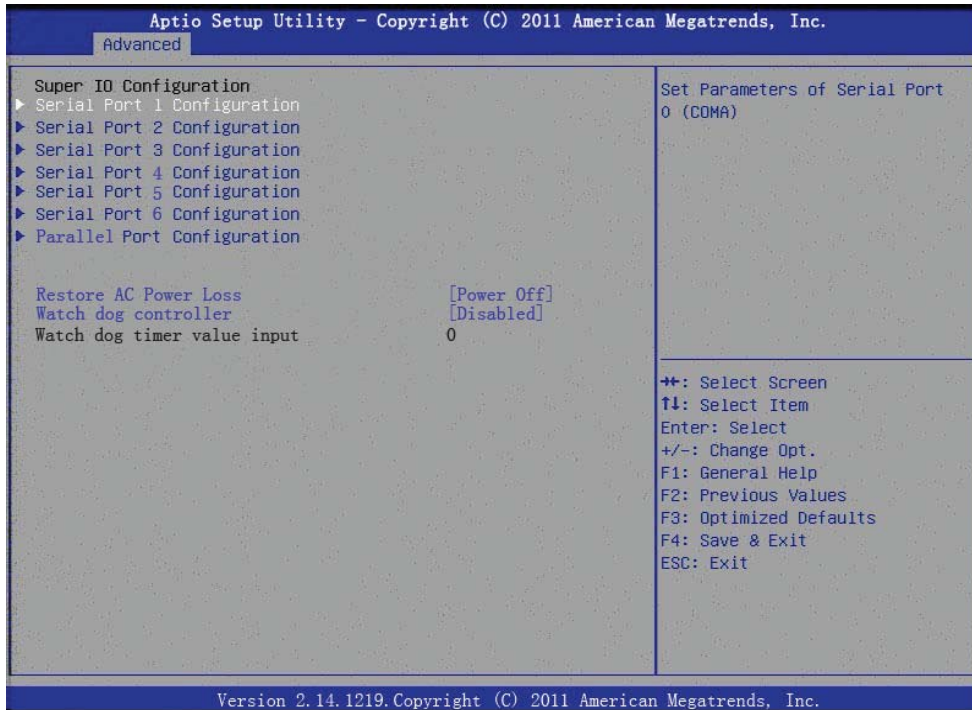
USB Configuration (USB配置)



- **Legacy USB Support**
这个选项允许用户启用或禁用开机USB启动。
- **EHCI Hand-Off**
这个选项允许用户启用或禁用ehci hand-off功能的操作系统。
- **USB transfer time-out**
Set the time-out value for Control, Bulk, and Interrupt transfers.
- **Device reset time-out**
Set USB mass storage device Start Unit command time-out value.
- **Device power-up delay**
这个选项允许用户设置USB设备加电延迟。



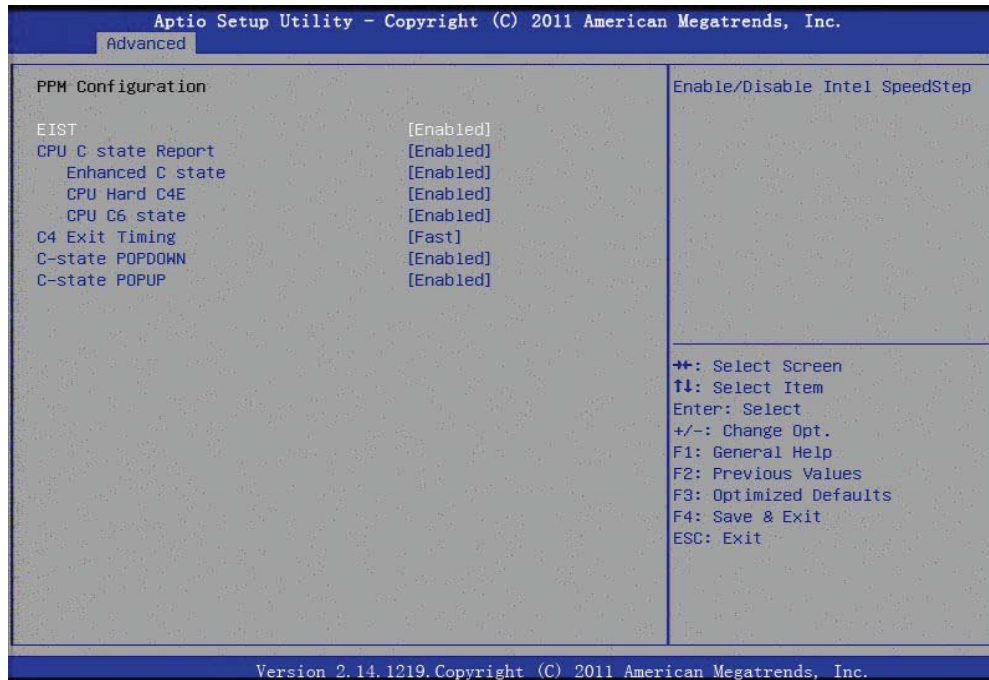
Super IO Configuration (I/O配置)



- **Serial Port 1 Configuration**
这个选项允许用户配置串口1。
- **Serial Port 2 Configuration**
这个选项允许用户配置串口2。
- **Serial Port 3 Configuration**
这个选项允许用户配置串口3。
- **Serial Port 4 Configuration**
这个选项允许用户配置串口4。
- **Serial Port 5 Configuration**
这个选项允许用户配置串口5。
- **Serial Port 6 Configuration**
这个选项允许用户配置串口6。
- **Parallel Port Configuration**
这个选项允许用户配置并口。
- **Restore AC Power Loss**
这个选项允许用户配置开机模式。
Power on: 开电开机模式
Power off: 触发开机模式
- **Watch dog controller**
这个选项允许用户设置看门狗配置



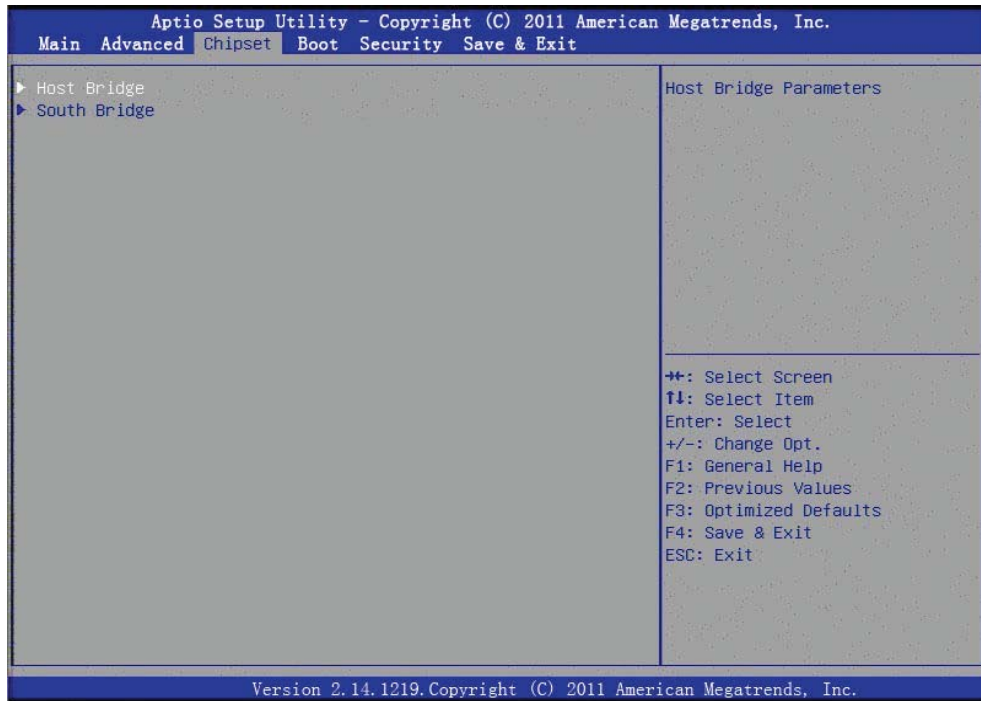
PPM Configuration (PPM配置)



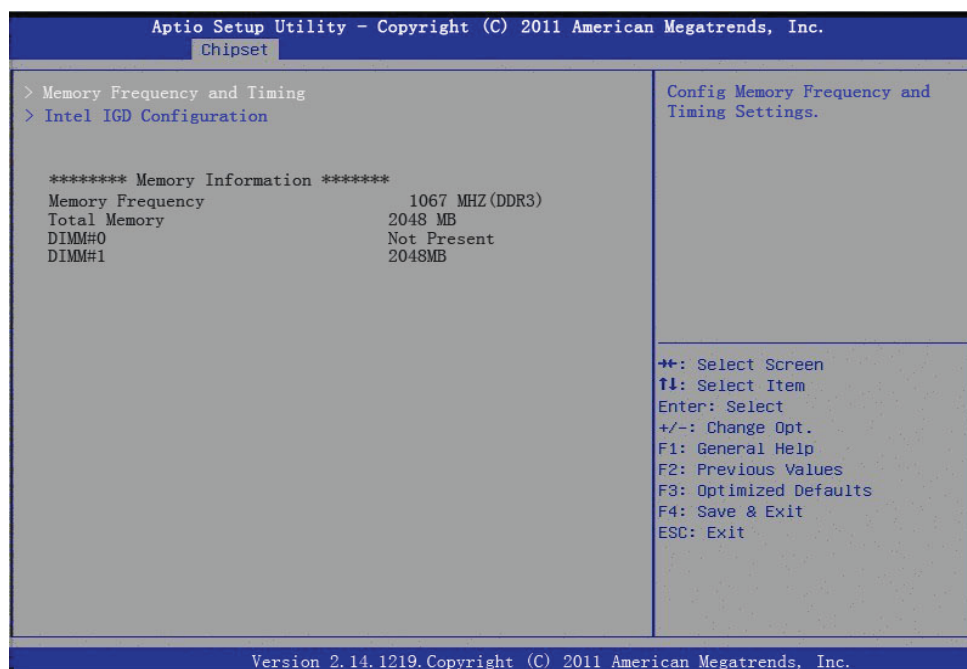
- **EIST**
This item allows users to enable or disable Intel SpeedStep function.
- **CPU C state Report**
This item allows users to enable or disable CPU C state report to OS.
- **Enhanced C state**
This item allows users to enable or disable Enhanced CPU C state.
- **CPU Hard C4E**
This item allows users to enable or disable CPU Hard C4E function.
- **CPU C6 state**
This item allows users to enable or disable CPU C6 state.
- **C4 Exit Timing**
This item allows users to control a programmable time for the CPU voltage to stabilize when exiting from a C4 state.
- **C-state POPDOWN**
This item allows users to enable or disable Intel C-state POPDOWN function.
- **C-state POPUP**
This item allows users to enable or disable Intel C-state POPUP function.



Chipset (芯片组配置)



Host Bridge (北桥配置)





Memory Frequency and Timing

Aptio Setup Utility - Copyright (C) 2011 American Megatrends, Inc.

Chipset

Memory Frequency and Timing	Enable or disable MRC fast boot.
MRC Fast Boot [Enabled]	
Max TOLUO [Dynamic]	

++: Select Screen
↑↓: Select Item
Enter: Select
+/-: Change Opt.
F1: General Help
F2: Previous Values
F3: Optimized Defaults
F4: Save & Exit
ESC: Exit

Version 2.14.1219. Copyright (C) 2011 American Megatrends, Inc.

Intel IGD Configuration (显示输出配置)

Aptio Setup Utility - Copyright (C) 2011 American Megatrends, Inc.

Chipset

Intel IGD Configuration	Select the video Device which will be activated during POST. This has no effect if external graphics present.
IGFX - Boot Type [LFP]	
LCD Panel Type [VBIOS Default]	
Panel Scaling [Auto]	
Backlight Control [PWM Normal]	
Active LFP [LVDS]	
IGD Clock Source [External Clock]	
Fixed Graphics Memory Size [128MB]	
ALS Support [Disabled]	
Backlight Control Support [VBIOS-Default]	
BIA [Auto]	

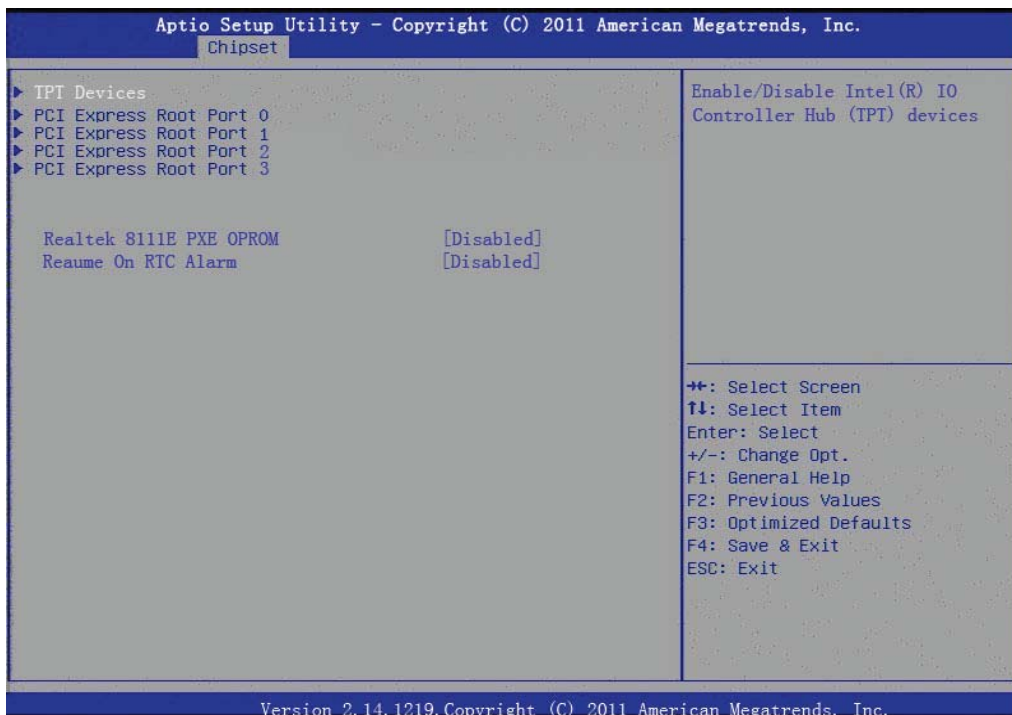
++: Select Screen
↑↓: Select Item
Enter: Select
+/-: Change Opt.
F1: General Help
F2: Previous Values
F3: Optimized Defaults
F4: Save & Exit
ESC: Exit

Version 2.14.1219. Copyright (C) 2011 American Megatrends, Inc.

- **IGFX - Boot Type***
这个选项允许用户配置主显示输出设备。
- **LCD Panel Type**
这个选项允许用户配置LCD分辨率。
- **Panel Scaling**
This item allows users to select LCD panel scaling by internal graphic device.
- **Active LFP***
这个选项允许用户选择主LFP配置。
- **IGD Clock Source**
这个选项允许用户选择IGD时钟。
- **Fixed Graphics Memory Size**
这个选项允许用户选择显存大小。

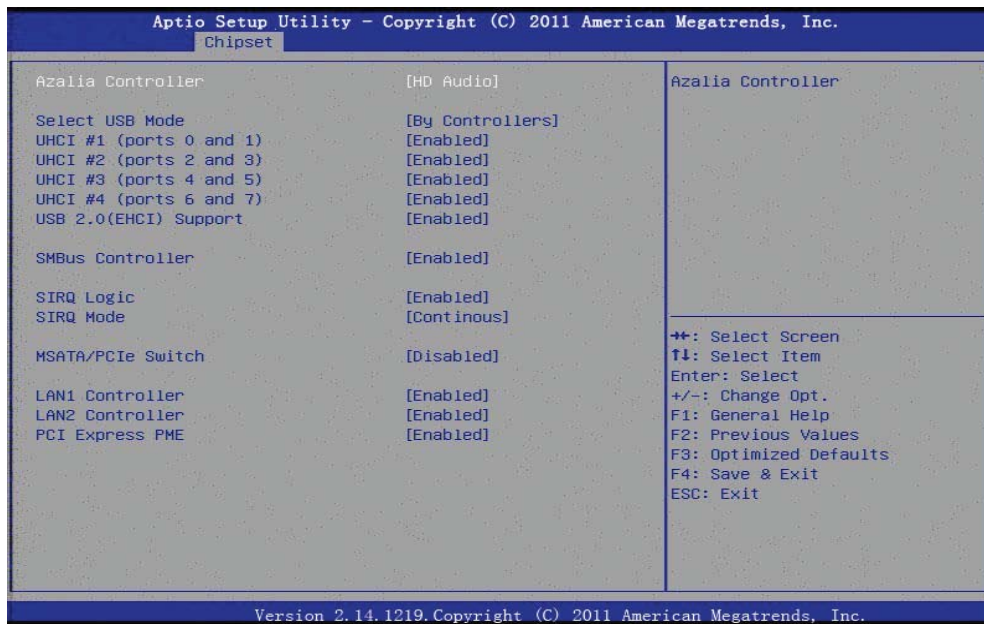
Boot type display	Active_LFP	NOTE
CRT	#No_LVDS	
LFP(LVDS1)	#INT-LVDS	
EFP(HDMI)	#No_LVDS	It only supports Graphic Mode under DOS environment.
CRT+LFP	#INT-LVDS	Dual Display is only supported with Graphic Mode under DOS environment.
CRT+EFP	#No_LVDS	Dual Display is only supported with Graphic Mode under DOS environment.
LFP+EFP	#INT-LVDS	Dual Display is only supported with Graphic Mode under DOS environment.

South Bridge





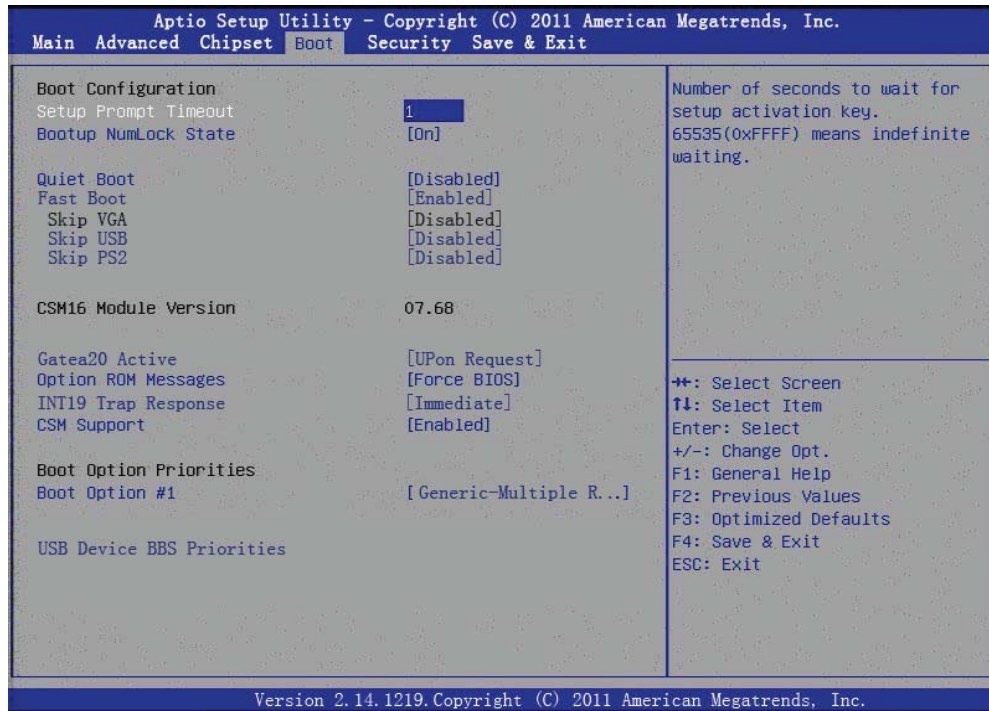
TPT Devices



- **Azalia Controller**
Enables or disables the azalia controller.
- **Select USB Mode**
Select USB mode by controllers or ports.
- **SMBus Controller**
Enables or disables the onchip SMBus controller.
- **SIRQ Logic**
Enables or disables the SIRQ logic.
- **SIRQ Mode**
Set SIRQ mode.
- **MSATA/PCIe Switch**
Enables for MSATA disables for PCIe.
- **LAN1/LAN2 Controller**
This item allows users to enables or disables LAN device.
- **PCI Express PME**
This item allows users to enables or disables PCIe PME function.
- **PCI Express Root Port 0/1**
This item allows users to config PCIe port 0/1 settings.
- **DMI Link ASPM Control**
This item Enables or disables control of active state power management on both NB and SB side of DMI link.
- **High Precision Timer**
Enables or disables the high precision timer.
- **SLP_S4 Assertion Width**
This item allows users to set a delay of sorts.
- **Restore AC Power Loss**



Boot



- **Setup Prompt Timeout**
这个选项允许用户配置提示时间。
- **Bootup NumLock State**
这个选项允许用户设置小键盘的缺省状态。
- **Quiet Boot**
这个选项允许用户设置BIOS显示模式。



Security

Aptio Setup Utility - Copyright (C) 2011 American Megatrends, Inc.
 Main Advanced Chipset Boot Security Save & Exit

<p>Password Description</p> <p>If ONLY the Administrator's password is set, then this only limits access to Setup and is only asked for when entering Setup. If ONLY the User's password is set, then this is a power on password and must be entered to boot or enter Setup. In Setup the User will have Administrator rights. The password length must be in the following range:</p> <p>Minimum length 3 Maximum length 20</p> <p>Administrator Password User Password</p>	<p>Set Administrator Password</p> <hr/> <p>+/: Select Screen ↑↓: Select Item Enter: Select +/-: Change Opt. F1: General Help F2: Previous Values F3: Optimized Defaults F4: Save & Exit ESC: Exit</p>
---	---

Version 2.14.1219. Copyright (C) 2011 American Megatrends, Inc.

Save & Exit

Aptio Setup Utility - Copyright (C) 2011 American Megatrends, Inc.
 Main Advanced Chipset Boot Security Save & Exit

<p>Save Changes and Reset Discard Changes and Reset</p> <p>Save Options Save Changes Discard Changes</p> <p>Restore Defaults Save as User Defaults Restore User Defaults</p> <p>Boot Override Generic-Multiple Reader 1.11</p> <p>Launch EFI Shell from filesystem device</p>	<hr/> <p>+/: Select Screen ↑↓: Select Item Enter: Select +/-: Change Opt. F1: General Help F2: Previous Values F3: Optimized Defaults F4: Save & Exit ESC: Exit</p>
---	---

Version 2.14.1219. Copyright (C) 2011 American Megatrends, Inc.

=====完=====